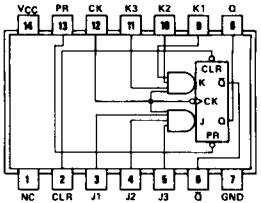
7472 AND-gated JK-FF with Preset and Clear



○マスタスレーブ型

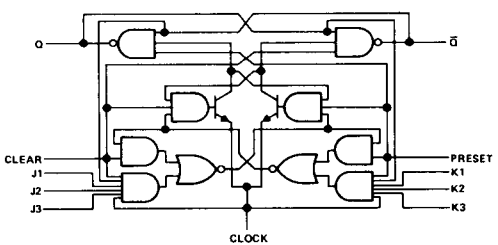
○クロック

データ

○クリア

(プリセット)

○7473の項参照



項目	大小	入力	IN	出力	OUT	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT	単位
fmax	min	CLK				15														MHz
tw	min	CLK	H			20														ns
tw	min	CLK	L			47														ns
tw	min	PR, CLR	L			25														ns
tsu	min	J, K				0↑														ns
th	min	J, K				0↓														ns
tpd	max	CLK		Q, -Q		40														ns
Icc	max					20														mA
IIH	max	CLK	H			80														μA
IIL	max	CLK	L			3.2														mA
IIH	max	J, K	H			40														μA
IIL	max	J, K	L			1.6														mA
IIH	max	PR, CLR	H			80														μA
IIL	max	PR, CLR	L			3.2														mA
IOH	max			Q, -Q	H	0.4														mA
IOL	max			Q, -Q	L	16														mA

社名	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT
日立	D													
JRC														
MOT														
日電														
NS														
沖														
PHIL														
RCA														
三洋														
SIGNE														
TI	DF													
東芝														