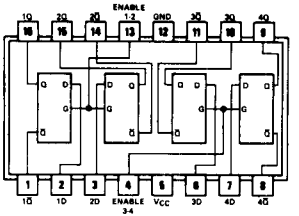
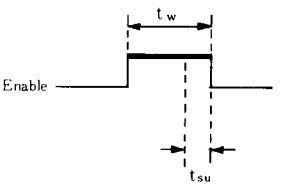
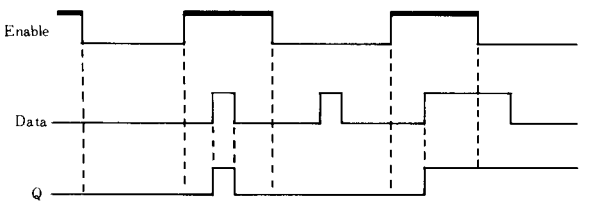
7475 4-Bit Latches



○Enable がHの期間中データつつぬけ
○Enable がLの期間中データホールド



Enable が立ち下がる直前のデータをホールドするので立ち下がる直前にデータを変化させてはいけない。その期間を t_{su} とする。



ラッチ機能図

項目	大小	入力	IN	出力	OUT	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT	単位
tw	min	ENABLE				20	20								20		20			ns
tsu	min	DATA				20	20								25		15			ns
tpd	min	DATA		Q	↑	30	27								32		35			ns
tpd	min	DATA		Q	↓	25	17								32		35			ns
tpd	min	DATA		-Q	↑	40	20								28		35			ns
tpd	min	DATA		-Q	↓	15	15								28		35			ns
tpd	max	ENABLE		Q	↑	30	27								36		35			ns
tpd	max	ENABLE		Q	↓	15	25								36		35			ns
tpd	max	ENABLE		-Q	↑	30	30								31		38			ns
tpd	max	ENABLE		-Q	↓	15	15								31		38			ns
Icc	max	ALL	L	ALL	H	53	12								0.08		0.08			mA
IIH	max	ALL	H			80	20													μA
IIL	max	D	L			3.2	0.4													mA
IIH	max	G	H			160	80													μA
IIL	max	G	L			6.4	1.6													mA
IOH	max			ALL	H	0.4	0.4								4		4			mA
IOL	max			ALL	L	16	8								4		4			mA

社名	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT
日立	D	DF								DF				
JRC										HC				
MOT		DF								DF				
日電														
NS	D	DF								DF				
沖										D				
PHIL										DF		DF		
RCA										DF		DF		
三洋														
SIGNE														
TI	DF	DF								DF				
東芝		D								DF				

参考品種
74375
7477