

SILICON VARIABLE CAPACITANCE DIODES
SILIZIUM-KAPAZITÄTSDIODEN

Type Typ	Maximum ratings ● Grenzdaten		Characteristic data ● Kenndaten								Case Gehäuse	
	U_R max V	U_{RWM} max V	C_{d1} pF	at bei	U_R V	f MHz	$C_{d1} : C_{d2}$	at bei	$U_{R1} : U_{R2}$ V	f MHz		r_s Ω
KA201	20	20	22 (15—30)		4	0,5	0,69 < 0,74		10 : 4	0,5	1,6 < 3	D6
KA202	20	20	36 (25—50)		4	0,5	0,69 < 0,74		10 : 4	0,5	1,6 < 3	D6
KB109G	—	30	26—32 4,3—6		3 25	1 1	5—6,5		3 : 25	1	< 0,6	D24
KB205A	28	30	17 11 2,0—2,5		1 3 25	1 1 1	4,3—5,3		3 : 25	1	0,6 < 0,8	D24
KB205B	28	30	17 11 1,9—2,2		1 3 25	1 1 1	5,0—6,0		3 : 25	1	0,7 < 0,8	D24
KB205G	28	30	17 11 1,8—2,8		1 3 25	1 1 1	4,3—6,0		3 : 25	1	0,9 < 1,2	D24
KB213A		32	35—40		3	1	2,4—2,7		3 : 30	1	\approx 0,4	D24
KB213B		32	40—45		3	1	2,4—2,7		3 : 30	1	\approx 0,4	D24
KB213C		32	38—42		3	1	2,4—2,7		3 : 30	1	\approx 0,4	D24
KB213D		32	32—37		3	1	2,4—2,7		3 : 30	1	\approx 0,4	D24
KB213E		32	43—48		3	1	2,4—2,7		3 : 30	1	\approx 0,4	D24

3KB109G triple of varicaps KB109G with capacitance error max. $\pm 1,5\%$

Dioden-Dreier KB109G mit Kapazitätsfehler

4KB109G four of varicaps KB109G with capacitance error max. $\pm 1,5\%$

Dioden-Quartet KB109G mit Kapazitätsfehler

in voltage range ● in Spannungsbereich $U_R = 1 \dots 28$ V

KB205A ... KB205G $\Delta C = (C_1 - C_2) / C_2$ at ● bei $U_R = 0,5 \dots 28$ V;

C_1, C_2 are values C_{d1} of two varicaps selected on capacitance at defined U_R ● C_1, C_2 sind C_{d1} -Werte von zwei Varikaps, ausgewählten auf Kapazitäts-Gleichlauf bei gegebener Spannung U_R .

SILICON VARIABLE CAPACITANCE DIODES FOR SW, MW, LW
SILIZIUM-KAPAZITÄTSDIODEN FÜR KURZ-, MITTEL- UND LANGWELLEN

Type Typ	Maximum ratings ● Grenzdaten		Characteristic data ● Kenndaten								Case Gehäuse	
	U_R max V		C_d pF	at bei	U_R V	f MHz	ΔC max %	at bei	U_R V	f MHz		R_s 1) max Ω
KB113	32		230 ... 280		1	1					4	D24
			≥ 55		10	1						
			≥ 16		20	1						
			≤ 13		30	1	5 2)		1 ... 30	1		

1) $U_R = 0$ V, f = 0,5 MHz, $C_d = 200$ pF

2) $\Delta C = (C_1 - C_2) / C_2$ at ● bei $U_R = 1 \dots 30$ V; C_1, C_2 are values C_d of two varicaps selected on capacitance at defined U_R ● C_1, C_2 sind C_d -Werte von zwei Varicaps, ausgewählten auf Kapazitäts-Gleichlauf bei gegebener Spannung U_R .