AN5620X

PAL 方式カラーテレビ色信号処理回路

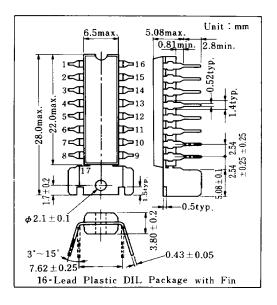
PAL System Color TV Chrominance Signal Processing Circuit

■ 概 要/Description

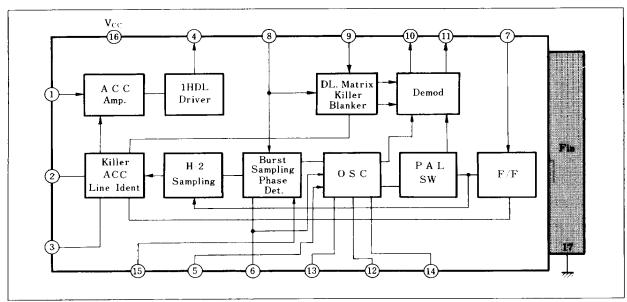
AN 5620 X は、PAL 方式カラーテレビの色信号処理回路用に設計された半導体集積回路です。

■ 特 徵/Features

- ●PAL 方式の色信号処理回路のすべてが1 チップに内蔵されている
- ●外付け部品が少なくなり, 回路構成が容易となる
- AN 5610 N および AN 5630 N と併用すれば PAL/SECAMの両 方式を受像できるセットが構成できる
- ●電源電圧 12V 動作
- Incorporating a total chrominance signal processing circuitry for PAL system color TV receivers on a single chip
- Reduction in external components and easier circuit design
- PAL/SECAM compatible receivers can be realized when this circuit is used in combination with the AN5610N and AN5630N
- •12V supply voltage operation



■ ブロック図/Block Diagram



Panasonic

■ 絶対最大定格 / Absolute Maximum Ratings (Ta=25°C)

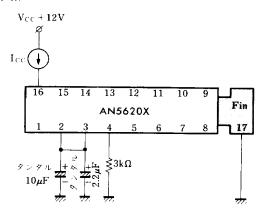
Item		Symbol	Rating		Unit	
	電源電圧	Vcc	14.	V		
	四路電圧	V ₇₋₁₇	V ₁₆₋₁₇	-3	v	
電圧		V_{10-17}	V _{16 · 17}	0	V	
		V_{11-17}	V ₁₁₋₁₇	0	V	
		V_{15-17}	+4	-4	V	
	问路電 流	I_4	-	-20	mA	
電 流		I ₁₀	+5	-1	mA	
		I ₁₁	+5	-1	mA	
許容損失	(Ta=70°C)	P _D	80	0	mW	
'o the	動作問囲温度	Topr	$-20 \sim +70$		°C	
温度	保存温度	Tsig	−55~	°C		

注) 回路電流では、⊕は回路へ流入する電流であり、⊖は流出する値である。

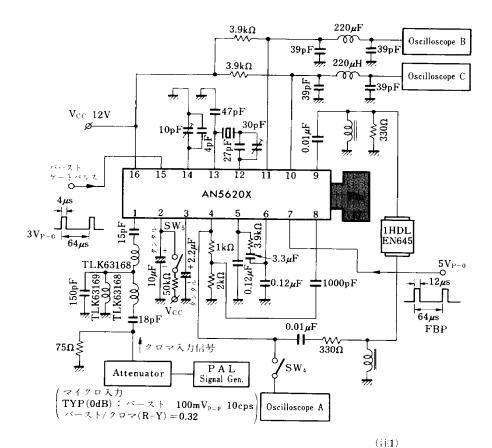
■ 電気的特性/Electrical Characteristics (Ta=25°C)

Item	Symbol Test Circuit		Condition	min.	typ.	max.	Unit
全回路電流	Itot	1		28	37.5	47	mA
C3.06 dét. :	V10-17	1		9.5	10.3	11.1	V
回路電圧	V ₁₁₋₁₇	1		9.5	10.3	11.1	. V
出力電圧(Burst)	V _{O(Burst)}	2	TYP 入力(バースト振幅100mV _{P-P}) Pin④のバースト出力振幅	0.45	0.60	0.75	V_{p-p}
ACC 特性	ACC	2	-20dB 入力(バースト振幅10mV _{p-p})	-5	- 2	1	dΒ
総合色差出力 (B-Y)	e ₀₍₁₎	2	標準カラーバー	0.8	1.0	1.6	V_{p-p}
総合色差出力 (R-Y)	e ₍₎₍₂₎	2	バースト振幅100mV _{P-P}	0.7	1.0	1.5	V _{p-p}
キラー色残り(R-Y)	e 1.K(1)	2	標準カラーバー			10	mV _{p-p}
キラー色残り (B-Y)	e LK(2)	2	キラー ON の信号成分。			10	mV_{p-p}
カラーキラーレベル	ек	2	キラーの働くクロマ入力レベル (TYP入力に対する減衰量)	-40	-35	-30	dB
システムスイッチ OFF 特性	e _{LOFF}	2	標準動作時、復調出力を PNPのEF で、 Cut off 時の信号成分			10	mV _p
復調色差出力	e o(B-Y)	3	復調器レインボー入力 700mV _{p-p} 時の B ー Y 出力	0.80	1.20	1.50	V _{p-p}
B-Y色差出力比	B-Y/R-Y	3	復調器レインボー入力 700mV _{P-P} 時のB-Y/R-Y出力	1.10	1.25	1.40	times
発振周波数	fuse	4	$V_{5-6} = 0V$	-250		250	Hz
fosc 電源電圧依存度	$\Delta f_{\rm osc}/V_{\rm CC}$	4	$V_{CC} = 12V \pm 20\%$, $V_{5-6} = 0V$	-80		80	Hz
fosc周囲温度依存度	1 fose/Ta	4	$V_{5-6} = 0 V$, $Ta = -20 \sim +70^{\circ}C$	-200		200	Hz
発振開始電源電圧	Vasces	4	Lcc:Low 側から UP,発振開始時の Vcc		i	8.0	V
制御感度(VOC)	β	4	△V ₅₋₆ = ± 50mV に対する発振周波数	1.0	1.8	2.6	Hz/mV
弁別感度 (APC)	μ	4	SCに対するバースト相対位相±15°	8	25	45	mV/deg
APC引込範囲	fape	4	Pin ®の交番バーストのバースト間波 数を変化	±0.5	±0.8		kHz
位相保持特性	Δφ	4	バースト周波数の変動に対する出力位 相の変化	0.00	0.03	0.05	deg./H

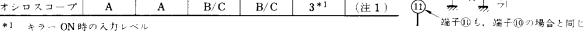
Test Circuit 1 $(I_{tot}, V_{10-17}, V_{11-17})$



Test Circuit 2 $(V_{O(Burst)}, ACC, e_0, e_{LK}, e_K, e_{L OFF})$



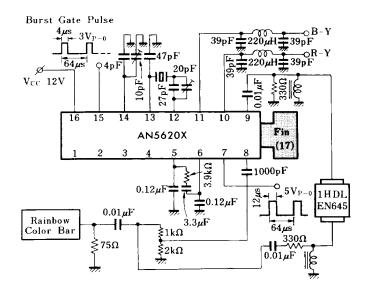
								,
項	目	Vo(Burst)	ACC	e _o	e _{LK}	e _K	e _{L·OFF}	-
SW 4		ON	ON	OFF	OFF	OFF	OFF	_
SW 5		OFF	OFF	OFF	ON	OFF	OFF	-
クロマス	力(dB)	0	- 20	0	0	減衰	0	-
オシロス	、コープ	A	A	B/C	B/C	3*1	(注1)	(



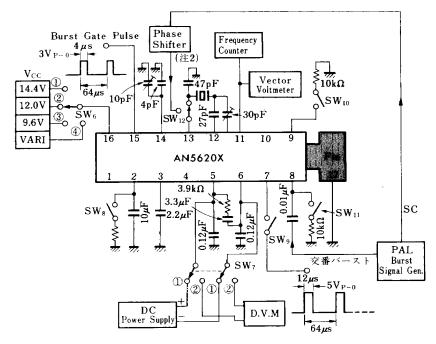
220µH

Panasonic

Test Circuit 3 ($e_{O(B-Y)}$, B-Y/R-Y)



Test Circuit 4 $(f_{OSC}, \Delta f_{OSC}/V_{CC}, \Delta f_{OSC}/T_a, V_{OSC-S}, \beta, \mu, f_{APC}, \Delta \phi)$



項 目	f_{OSC}	Δfosc/Vcc	⊿fosc/Ta	Vosc-s	β	μ	f APC	Δφ
SW 6	2	1)/3)	2	4)	2	2	2	2
SW 7	<u>(1)</u>	1)	1)	1)	1)	2	2	2
SW 8	ON	ON	ON	ON	ON	OFF	OFF	ON
SW 9	OFF	OFF	OFF	OFF	OFF	ON	ON	ON
SW 10/SW 11	ON	ON	ON	ON	ON	OFF	ON	ON
SW 12	OFF	OFF	OFF	OFF	OFF	ON	OFF	ON
測定器	カウンタ	カウンタ	カウンタ	カウンタ	カウンタ	D.V.M	オシロスコ ープ端子(1)	ベクトル ボルトメー

Panasonic